

عنوان مقاله:

یک کلید آنالوگ جدید برای مبدل های داده با دقت بالا

محل انتشار:

هفتمین کنگره ملی تازه یافته های مهندسی برق ایران (سال: 1399)

تعداد صفحات اصل مقاله: 5

نویسندگان:

علیرضا مسلمانی - دانشکده برق و کامپیوتر، دانشگاه تهران، تهران، ایران

امید شعاعی - دانشیار، دانشکده برق و کامپیوتر، دانشگاه تهران، تهران، ایران

خلاصه مقاله:

در این مقاله، روش جدیدی برای بهبود خطینگی کلید نمونه برداری در مبدلهای داده ارائه شده است. این کار به کمک یک ترانزیستور اتصال دیودی که در کنار کلید اصلی اضافه شده، انجام میشود. نتایج شبیه سازی با استفاده از فناوری CMOS 180nm نشان می دهد که اعوجاج هارمونیک ساختار ارائه شده برای نرخ نمونه برداری 100MS/s برابر با -93dB بوده که نسبت به ساختار متعارف بهبود قابل توجهی پیدا کرده است.

کلمات کلیدی:

کلید نمونه برداری، اعوجاج هارمونیک، مبدل داده، ترانزیستور اتصال دیودی.

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/1037898>

