

عنوان مقاله:

الگوریتم مسیریابی تحمل پذیر اشکال برای شبکه برروی تراشه برپایه مسیریابی XY پویا

محل انتشار:

اولین همایش رویکرد های نوین در مهندسی کامپیوتر و فناوری اطلاعات (سال: 1390)

تعداد صفحات اصل مقاله: 5

نویسندگان:

محسن حیدرازاده - عضو هیئت علمی دانشگاه آزاد اسلامی دزفول

نیلوفر بیاتی چالشتی - دانشجوی کارشناسی ارشد مهندسی معماری کامپیوتر

علی واحدیان - کارشناس حفاظت IT حراست شرکت ملی مناطق نفت خیز جنوب

خلاصه مقاله:

به منظور تامین اطمینان پذیری برای شبکه برروی تراشه تحت شرایط وجود اشکال یک الگوریتم مسیریابی تحمل پذیر اشکال پویا پیشنهاد شده است این الگوریتم می تواند هنگامی که اشکالات دائمی ایستا و پویا در شبکه وجود دارد انحراف مسیریابی را پیاده سازی کند این به این معنی است که بسته قادر است اطراف اشکالات به سمت مقصد در یک مسیری که حداقل نیست حرکت کند به اضافه اینکه مکانیزم کنترل ازدحام چند سطحی قابلیت توزیع بار برروی کل شبکه را به منظور جلوگیری از نقطه خطرناک برروی اشکالها میدهد شبیه سازی نتایج مزیت الگوریتم مسیریابی پیشنهاد شده را برحسب میانگین تاخیر بسته و نرخ از بین رفتن بسته را در مقایسه با الگوریتم مسیریابی اولیه منفی و الگوریتم مسیریابی DyAD با وجود اشکالات دائمی نشان میدهد.

کلمات کلیدی:

شبکه برروی تراشه، مسیر یابی XY، تحمل پذیری خرابی

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/119975>

