

## عنوان مقاله:

مروری بر طراحی و ازمون سیستم روی تراشه

## محل انتشار:

اولین همایش رویکرد های نوین در مهندسی کامپیوتر و فناوری اطلاعات (سال: 1390)

تعداد صفحات اصل مقاله: 5

## نویسنده:

امیرمرتضی سعیدی ایلخچی - دانشجوی رشته مهندسی نرم افزار کامپیوتر

## خلاصه مقاله:

به دلیل پیشرفت های چشمگیر در تکنولوژی نیمه هادی ها روشهای متداول طراحی مدارای مجتمع دیگر جوابگوی پیچیدگی های طراحی تراشه های نسل آینده نخواهد بود لذا روشهای جدید برای مدیریت پیچیدگی های تراشه های کنونی ارائه شده است که مهمترین آنها روش طراحی سیستم روی تراشه است در این مقاله انگیزه های اصلی طراحی و ساخت یک سیستم بر روی تراشه مطرح شده و چالشها و پیچیدگی های مهم در زمینه طراحی و ازمون سیستم روی تراشه بررسی خواهد شد.

## کلمات کلیدی:

سیستم روی تراشه، ازمون پذیری، ازمون استاندارد ازمون P1500، پوشه ازمون، زبان توصیفی VHDL

## لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/119991>

