

عنوان مقاله:

الگوریتمهای مسیریابی همه منظوره و خاص منظوره در شبکه روی تراشه

محل انتشار:

اولین همایش رویکرد های نوین در مهندسی کامپیوتر و فناوری اطلاعات (سال: 1390)

تعداد صفحات اصل مقاله: 5

نویسندگان:

محمد بیگلریان - دانشگاه آزاد اسلامی - قزوین

مینا بروجردیان - دانشگاه آزاد اسلامی - قزوین

خلاصه مقاله:

با پیشرفت صنعت VLSI و سیر تکاملی در تولید تراشهها، شبکه روی تراشه بوجود آمد. مهمترین پارامتری که بر عواملی چون تاخیر، توان عملیاتی و فضای تراشه اثر بسزایی دارد الگوریتم مسیریابی است. الگوریتم مسیریابی از نقطه نظر پیاده سازی شامل جدول مراجعه و ماشین حالت میباشد. الگوریتمها به دو دسته همه منظوره و خاص منظوره تقسیم میگرددند الگوریتمهای موثر که از جدول مراجعه استفاده می گردد. اما مشکل این روش حجم ذخیره سازی در سوئیچها میباشد. که الگوریتمهای موثر سعی در کاهش حجم جدول مراجعه خواهند داشت. الگوریتمهای APSRA و RBR، LBDR الگوریتمهایی از این دست هستند

کلمات کلیدی:

شبکه روی تراشه، الگوریتم مسیریابی همه منظوره و الگوریتم مسیریابی خاص منظوره

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/120048>

