

## عنوان مقاله:

تولید قوانین راستی آزمای سیستمهای رخدادگر با استفاده از حساب رخداد

## محل انتشار:

چهاردهمین کنفرانس دانشجویی مهندسی برق کشور (سال: 1390)

تعداد صفحات اصل مقاله: 9

## نویسندگان:

امیر اسماعیلی - دانشجویان کارشناسی ارشد مهندسی نرم افزار دانشگاه آزاد اسلامی واحد اراک

آروند ربیعی

مهدی برهانی

مصطفی امینی

## خلاصه مقاله:

وارسی مدل ابزار کاربردی جهت اشکال زدایی خودکار سیستم های واکنشی پیچیده مانند کنترل کننده های جاسازی شده و پروتکل های شبکه می باشد در واریسی مدل سطح بالایی از توصیفات سیستم با نیازمندیهای درست منطقی مقایسه می شود تا ناسازگاری های آن کشف شود تکنیکهای سنتی قدیمی واریسی مدل جهت مدلسازی صریح زمان قابل پذیرش نمی باشند و برای استدلال سیستمهای بلادرنگ مناسب نمی باشند بنابراین آتاماتای زماندار جهت توصیف رفتار سیستمهای بلادرنگ معرفی شد که از آنجایی که آتاماتای زماندار در زمره زبانهای ویژوال جهت توصیف رفتار سیستمهای بلادرنگ قرار دارد در این نوع زبانها بعضی از قیود سیستم قابل توصیف نمی باشد. برای توصیف این قیود مجبور به استفاده از زبانهای متنی هستیم. مادر این مقاله جهتتوصیف قیودی که توسط آتاماتای زماندار قابل توصیف نیستند از حساب رخداد که در زمره زبانهای متنی قرار دارد استفاده می کنیم و همچنین نحوی شبیه سازی آتاماتای زماندار به حساب رخداد را نشان میدهم.

## کلمات کلیدی:

آتاماتای زماندار، توصیف، حساب رخداد، واریسی

## لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/121563>

