

## عنوان مقاله:

اصول پیاده سازی نئورومورفیک

## محل انتشار:

سومین کنفرانس مهندسی برق و الکترونیک ایران (سال: 1390)

تعداد صفحات اصل مقاله: 8

## نویسندگان:

مهدی مزیدآبادی فراهانی - کارشناس ارشد الکترونیک دانشگاه آزاد اسلامی واحد تهران جنوب

شاهد موحدی - پزشک دانشگاه آزاد اسلامی واحد تهران جنوب

## خلاصه مقاله:

امروزه موضوع مدلسازی و پیاده سازی سلولهای عصبی نورون موجود زنده به منظور ترمیم بعضی نقصان ها در مغز (الزایمر، صرع ، بررسی آثار داروها و ... یکی از مقوله های مورد توجه بشر در علوم زیستی و مهندسی الکترونیک می باشد در چند دهه اخیر گروه های مختلفی از پژوهشگران روشهای مختلفی را برای پیاده سازی در پیش گرفته اند در این مقاله نگاهی اجمالی به مراحل و چگونگی انجام این پژوهش ها و بخصوص مدارهای الکترونیکی معادل برای شبیه سازی اجزای نورون و چگونگی اتصال بافت زنده مغز به تراشه سیلیکونی خواهیم داشت.

## کلمات کلیدی:

نورون، نئورومورفیک، نورون سیلیکونی، ترانزیستور نورونی، EOMOS

## لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/125316>

