

عنوان مقاله:

ارابه یک ساختار پارامتری جدید جهت پیاده سازی تبدیل موجک دو بعدی بر روی FPGA

محل انتشار:

سومین کنفرانس ماشین بینایی و پردازش تصویر (سال: 1383)

تعداد صفحات اصل مقاله: 8

نویسندگان:

سیداحمد صالحی - شرکت صنایع هواپیماسازی ایران هسا

هاشم احمدی - دانشگاه صنعتی اصفهان

خلاصه مقاله:

در این مقاله یک ساختار پارامتری کارآمد از نظر حجم حافظه داخلی مورد نیاز برای پیاده سازی تبدیل موجک گسسته DWT دو بعدی ارائه شده است از آنجا که مساله اصلی در ساختارهای دو بعدی DWT حافظه مورد نیاز جهت پردازش و تولید ضرایب موجک خروجی است و ساختارهای قبلی حجم مشخص و ثابتی از حافظه را برای انجام این تبدیل نیاز داشتند در ساختار پیشنهادی مقدار حافظه داخلی مورد نیاز بصورت پارامتری با تعداد دسترسی حافظه خارجی در بده و بستان و قابل تنظیم می باشد روش پیاده سازی DWT در این مقاله بر مبنای ساختار Lifting است تا تعداد محاسبات کاهش یابد.

کلمات کلیدی:

تبدیل موجک گسسته، Lifting، FPGA

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/125795>

