

عنوان مقاله:

روشی برای افزایش میزان اتکاپذیری در شبکه های برروی تراشه با استفاده از آرایش اتصال دوگانه منابع به مسیریاب ها

محل انتشار:

یازدهمین کنفرانس سالانه انجمن کامپیوتر ایران (سال: 1384)

تعداد صفحات اصل مقاله: 7

نویسندگان:

یاسر صداقت - دانشگاه صنعتی شریف دانشکده مهندسی کامپیوتر

شاهین حسابی - دانشگاه صنعتی شریف دانشکده مهندسی کامپیوتر

سیدقاسم میرعمادی - دانشگاه صنعتی شریف دانشکده مهندسی کامپیوتر

مصطفی شادذوالپیرانی - دانشگاه صنعتی شریف دانشکده مهندسی کامپیوتر

خلاصه مقاله:

ارتباطات درون تراشه ای در تراشه های SOC امروزه به مبحثی پراهمیت و جذاب تبدیل شده است از طرفی به دلیل هزینههای بسیار زیاد تست این نوع تراشه ها سعی می شود تا با ارائه روشهای مختلفی این تراشه ها را در برابر اشکال های احتمالی تحمل پذیر کرد برای افزایش میزان اتکا پذیری این شبکه ها مخصوصا از نظر دسترسی پذیری هسته ها ساختارهای گوناگونی برای آرایش اجزای مختلف شبکه ارائه شده است که شبکه توری یکی از رایج ترین آنها است که وجود مسیرهای مختلف برای دسترسی به یک گره سبب افزایش قابلیت دسترسی پذیری این ساختار شده است همچنین الگوریتم های قدرتمندی جهت افزایش میزان اتکاپذیری در این ساختار ارائه شده است در اینمقاله ساختاری ارائه شده است تا با حفظ قابلیت های شبکه های توری مقیاس پذیری، و سهولت آدرس دهی میزان دسترسی پذیری منابع افزایش می یابد

کلمات کلیدی:

سیستم برروی تراشه SOC، شبکه برروی تراشه NOC، تحمل پذیری اشکال

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/127105>

