

عنوان مقاله:

طراحی و شبیه سازی اینورترهای 3 سطحی ، 5 سطحی و 7 سطحی

محل انتشار:

دهمین کنفرانس دانشجویی مهندسی برق ایران (سال: 1386)

تعداد صفحات اصل مقاله: 6

نویسندگان:

سید محمود مدرس سریزدی - دانشگاه آزاد اسلامی واحد تهران جنوب

عبدالحمید حاج محمدی - دانشگاه آزاد نجف آباد اصفهان

مهدی دهقانی اشکذری - دانشگاه آزاد اسلامی واحد تهران جنوب

خلاصه مقاله:

در این مقاله نحوه کلید زنی اینورترهای چند سطحی توضیح داده شده است. نحوه قرار گرفتن دیودها ، خازنها و کلیدها در اینورتر چندسطحی با شماتیک آنها آمده است و مشاهده می شود که با فرکانس کلید زنی مناسب برای هر کلید چگونه سطوح ولتاژ مناسب تولید می شود و همچنین نتایج شبیه سازی با استفاده از نرم افزار MATLAB مشاهده می شود و چگونگی تولید ولتاژ سینوسی اینورترهای 3 سطحی ، 5 سطحی و 7 سطحی ، با فرکانس کلید زنی دقیق نشان داده می شود.

کلمات کلیدی:

اینورترهای چند سطحی، کلمپ دیودی ، پالس ژنراتور ، خازن لینک

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/127545>

