

عنوان مقاله:

طراحی یک ضرب کننده سریع

محل انتشار:

چهارمین کنفرانس دانشجویی مهندسی برق ایران (سال: 1380)

تعداد صفحات اصل مقاله: 7

نویسنده:

علی خیاطزاده - دانشکده مهندسی برق دانشگاه علم و صنعت ایران

خلاصه مقاله:

در بسیاری از اعمال پردازشی خصوصا پردازش سیگنالهای دیجیتال D.S.P عمل ضرب به صورت وسیع مورد استفاده قرار میگیرد بنابراین وجود یک واحد محاسباتی که از الگوریتم خاصی جهت سرعت بخشیدن به عمل ضرب استفاده کند می تواند به عنوان یک مزیت بزرگ برای میکروپی که این واحد محاسباتی را در اختیار دارد به حساب آید در این مقاله با ایده گرفتن از الگوریتم Wallace tree ساختار درختی جدیدی را با استفاده از سلولهای CSA مطرح می کنیم و به مقایسه تاخیر آن با ضرب کننده های آرایه ای می پردازیم

کلمات کلیدی:

Wallace tree, booth encoding, CSA

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/127953>

