

## عنوان مقاله:

توصیف عملکردی فرستنده گیرنده bluetooth و کانال رادیویی مربوطه توسط VHDL

## محل انتشار:

چهارمین کنفرانس دانشجویی مهندسی برق ایران (سال: 1380)

تعداد صفحات اصل مقاله: 8

## نویسندگان:

امین فیروزشاهیان - گروه مهندسی برق و کامپیوتر دانشکده فنی دانشگاه تهران

زین العابدین نوابی

محمود کمره ای

## خلاصه مقاله:

یکی از قویترین ابزارهای مدلسازی VHDL و توصیف در مهندسی الکترونیک و کامپیوتر به شمار می رود این ابزار امکاناتی بسیار جامع و قوی در اختیار استفاده کننده قرار میدهد که در محدوده وسیعی از شبیه سازی ها را از سطح گیت تا سطح سیستم امکان پذیر میسازد وجود ویژگیهای نظیر همزمانی Concurrency و امکان تعریف انواع گونه ها types آن را قادر می سازد که برای انجام شبیه سازی های دیگری علاوه بر سخت افزار بکار رود مقاله حاضر در زمینه شبیه سازی عملکرد یک تراشه فرستنده و گیرنده رادیویی و کانال ارتباطی مربوطه توسط VHDL می باشد.

## کلمات کلیدی:

شبیه سازی، VHDL، Bluetooth

## لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/127965>

