

## عنوان مقاله:

طراحی معماری و ارزیابی کارایی الگوریتم Quasi-LRU در فشردن سازی تصویر

## محل انتشار:

چهارمین کنفرانس دانشجویی مهندسی برق ایران (سال: 1380)

تعداد صفحات اصل مقاله: 10

## نویسنده:

حسن قاسم زاده باغینی - انستیتو برق و کامپیوتر دانشکده فنی دانشگاه تهران

## خلاصه مقاله:

الگوریتمهای کوانتیزه کردن برداری بر مبنای حافظه نهانی الگوریتمهای مناسب در کاربردهای انتقال تصویر با کیفیت ثابت و نرخ بیت معین می باشند لیکن تحقق این نوع کوانتیزه کردن در زمان واقعی نیازمند تحقق کارایی از یک سیاست جایگزینی پشته ای همانند LRU است در این مقاله طراحی و تحقق VLSI یک الگوریتم تقریبی LRU ارائه می شود که برای فشردن سازی تصویر مورد استفاده قرار میگیرد نتایج بدست آمده نشان میدهند تحقق این الگوریتم در تکنولوژی CMOS سرعتی در حدود 430 مگاهرتز را برای تراشه طراحی شده به همراه دارد.

## کلمات کلیدی:

کوانتیزه کردن برداری، الگوریتم جایگزینی ، زمان واقعی، فشردن سازی تصویر

## لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/127967>

