

عنوان مقاله:

طراحی و پیاده سازی یک فیلتر تطبیقی

محل انتشار:

چهارمین کنفرانس دانشجویی مهندسی برق ایران (سال: 1380)

تعداد صفحات اصل مقاله: 8

نویسندگان:

حمید حتم خانی - دانشگاه صنعتی امیرکبیر دانشکده مهندسی برق

سعیده حمیدی فر

رضا فارغ بال خامنه

پریسا مسیبی

خلاصه مقاله:

فیلترهای تطبیقی از مهمترین ابزارهای پردازش سیگنال می باشد این فیلترها به نحو گسترده ای در حذف نویز و بازسازی سیگنال مورد استفاده قرارمیگیرند دراین مقاله ابتدا درمورد مبنای تئوری این فیلترها بحث می کنیم و سپس به پیاده سازی آن در سطح یک مدار مجتمع خواهیم پرداخت دراین مدار مجتمع از تکنولوژی Bipolar به همراه پروسه 8micron-MOS استفاده شده است برای شبیه سازی مدار از نرم افزار Orcad-9.1 استفاده شده است و نتایج در انتهای مقاله آمده است.

کلمات کلیدی:

فیلترهای تطبیقی، نویز، الگوریتم LMS

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/127981>

