

عنوان مقاله:

انتخاب بهترین مجموعه آزمون سیستم بر تراشه با روش جدید غیرفعال سازی انتقال

محل انتشار:

دهمین کنفرانس سالانه انجمن کامپیوتر ایران (سال: 1383)

تعداد صفحات اصل مقاله: 9

نویسندگان:

محمدعلی جبرئیل جمالی - دانشگاه آزاد اسلامی واحد شبستر

داریوش زین العابدینی

احمد خادم زاده

خلاصه مقاله:

انتخاب بهترین مجموعه آزمون از بین مجموعه آزمونهای مختلف تاثیر زیادی روی کاهش توان و زمان بکارگیری آزمون دارد روشهای پیشین انتخابمجموعه آزمون به دو معیار کاهش توان و کاهش زمان بکارگیری آزمون بصورت جداگانه پرداخته اند دراین مقاله دومعیار کاهش توان و کاهش زمان آزمون بصورت همزماندرنظر گرفته شده و روش جدیدی ارائه شده است نتایج شبیه سازی روی محکهای ISCAS85 بهبود مصرف توان و زمان بکارگیری آزمون را نشان میدهد.

کلمات کلیدی:

مجموعه آزمون، آزمون سیستم بر تراشه، توان و زمان آزمون

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/128493>

