

## عنوان مقاله:

استفاده از ترکیب روشهای تصادفی و بهینه سازی ریاضی برای جایابی سلولهای استاندارد سلسله مراتبی در مدارات مجتمع پرتراکم

## محل انتشار:

دهمین کنفرانس سالانه انجمن کامپیوتر ایران (سال: 1383)

تعداد صفحات اصل مقاله: 8

## نویسندگان:

علی جهانیان - دانشجوی دکتری دانشگاه صنعتی امیرکبیر

اسماعیل خرم - استادیار دانشگاه صنعتی امیرکبیر

مرتضی صاحب الزمانی - دانشیار دانشگاه صنعتی امیرکبیر

## خلاصه مقاله:

با توجه به بزرگی ابعاد مسایل جایابی در VLSI استفاده از روشهای تحلیلی ناممکن است و عمدتاً از روشهای تقریبی و ابتکاری برای حل این مسائل استفاده می شود در این مقاله روشی مرکب از روشهای تحلیلی با استفاده از بهینه سازی ریاضی و روشهای تقریبی برای این مساله ارائه شده است آزمایشات نشان میدهند که کیفیت جواب روش ارائه شده بهتر از روشهای کاملاً تقریبی است و افزایش زمان محاسبات هم در حد قابل قبولی است با استفاده از روش ارائه شده مجموع طول سیمها بطور متوسط 28% بهبود داشته و زمان محاسبات به نسبت 2% افزایش یافته است.

## کلمات کلیدی:

بهینه سازی ریاضی، جایابی سلولهای استاندارد، بهینه سازی با محدودیت

## لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/128648>

