

عنوان مقاله:

طراحی یک فیلتر میان گذر افت پایین با استفاده از مقاومت حافظه دار

محل انتشار:

اولین کنفرانس ملی کاربردهای نوین در حوزه الکترومغناطیس (سال: 1400)

تعداد صفحات اصل مقاله: 13

نویسندگان:

فرید ستوده - دانشکده مهندسی برق و کامپیوتر، دانشگاه صنعتی اراک، اراک، ایران

لیلا فلاح عراقی - دانشکده فنی اراک، دانشگاه فنی و حرفه ای اراک، اراک، ایران

خلاصه مقاله:

برای بررسی کاربرد ممريستور در طراحی مدارات، ابتدا مدلی بر اساس رفتار ساختار فیزیکی آن باید طراحی و شبیه سازی گردد. در این مقاله، مدلی مبتنی بر ساختار فیزیکی ممريستور ارائه شده است. سپس با استفاده از مدل ارائه شده، یک فیلتر میان گذر مبتنی بر ممريستور با فرکانس قطع ۸۵۲ MHz و توان مصرفی پایین (افت کمتر از -۶۰ dB) طراحی و شبیه سازی شده است و همچنین تاثیر ممريستور بر عملکرد فیلتر طراحی شده مورد مطالعه قرار گرفته است.

کلمات کلیدی:

ممريستور، فیلتر میان گذر، پارمترهای پراکندگی، شبیه سازی مداری

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/1314749>

