

## عنوان مقاله:

پیاده سازی آنالوگ نرون های شبکه عصبی در تکنولوژی VLSI

## محل انتشار:

اولین کنفرانس ملی محاسبات نرم و فن آوری اطلاعات (سال: 1389)

تعداد صفحات اصل مقاله: 4

## نویسندگان:

مهدی دولتشاهی - عضو هیئت علمی دانشکده مهندسی برق دانشگاه آزاد اسلامی واحد نجف آباد

نوید درستی - کارشناس مهندسی سخت افزار کامپیوتر - دانشگاه آزاد اسلامی واحد نجف آباد

## خلاصه مقاله:

در سال های گذشته شبکه های عصبی به علت کاربردهای بسیار، عمومیت بیشتری پیدا کرده اند. در این مقاله سعی به طراحی و شبیه سازی یک نرون عصبی شامل یک ضرب کننده با ورودی های آنالوگ و دیجیتال و همچنین یک تابع سیگموئید دو قطبی به عنوان تابع فعالیت نرون، شده است. در ادامه نرون طراحی شده با کمک نرم افزارهای HSPICE و ledit و در تکنولوژی  $0.5\mu\text{m}$  CMOS شبیه سازی شده و نتایج شبیه سازی ارائه گردیده است.

## کلمات کلیدی:

شبکه های عصبی - نرون - سیناپس

## لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/132780>

