

عنوان مقاله:

تحمل پذیری خطا در سیستم های تعبیه شده بلادرنگ

محل انتشار:

دومین کنفرانس ملی محاسبات نرم و فن آوری اطلاعات (سال: 1390)

تعداد صفحات اصل مقاله: 7

نویسندگان:

زینب نوروزپور - گروه کامپیوتر دانشگاه آزاد اسلامی واحد دزفول

هدیه ساجدی - گروه کامپیوتر دانشگاه امیرکبیر

خلاصه مقاله:

تحمل پذیری خطا یکی از جنبه های مهم سیستم های تعبیه شده بلادرنگ است در سیستم های بلادرنگ فرایندها به دلایل مختلف دچار خطا می شوند فرایندهای معیوب اجتناب ناپذیرند و می توانند کارایی کل سیستم را دچار مشکل کنند و پیامد خطرناکی را به دنبال داشته باشد در زمان توسعه سیستم تعبیه شده بلادرنگ فراهم کردن ضمانت انجام فرایندهایی که با محدودیت زمانی مواجه می شوند لازم است بنابراین الگوریتم های زمان بندی اهمیت زیادی دارند در این مقاله روش های تحمل پذیری خطا در سیستم های تعبیه شده شامل DMS , ADM زمان بندی ایستا و نیمه ایستا را مرور کرده و مزایا و معایب هر روش را بیان میکنیم سپس یک روش ترکیبی را که باعث افزایش سرعت الگوریتم نیمه ایستا خواهد شد پیشنهاد می دهیم

کلمات کلیدی:

تحمل پذیری خطا، الگوریتم های زمان بندی، الگوریتم نیمه ایستا و نقاط بازیابی

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/142876>

