

عنوان مقاله:

A 40-MHz IF Frequency Bandpass Sigma-Delta Modulator

محل انتشار:

یازدهمین کنفرانس مهندسی برق (سال: 1382)

تعداد صفحات اصل مقاله: 8

نویسندگان:

Hossein Shamsi, - *University of Tehran, ECE Department, IC Design Lab*

Omid Shoaee

خلاصه مقاله:

This paper proposes a behavioral simulation of a Wideband, 1.25MHz, Six-Order, Two-Path, Double-Sampled, Bandpass, Sigma-Delta Modulator at IF-frequency 40MHz with 78dB Dynamic Range in a 0.35 μ m CMOS process

کلمات کلیدی:

Bandpass, Sigma-Delta, Modulator, Digital IF, Two-Path, Double Sampling

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/152155>

