

عنوان مقاله:

مطالعه ای بر روش های طراحی و پیاده سازی یک VLSI کم مصرف

محل انتشار:

هفتمین کنفرانس بین المللی تحقیقات بین رشته ای در مهندسی برق، کامپیوتر، مکانیک و مکترونیک در ایران و جهان اسلام (سال: 1401)

تعداد صفحات اصل مقاله: 12

نویسنده:

بهروز مظاهری - دانشجوی کارشناسی، دانشگاه حکیم سبزواری، سبزوار، خراسان رضوی، ایران

خلاصه مقاله:

تقلیل برق اضطراری در ادوات مجهز به باتری یکی از نیازهایی است که توسط مهندسان منسجم سازی در دامنه های بسیار بزرگ انجام می گیرد و اصطلاحاً به آن VLSI گفته می شود و هدف اصلی این مقاله نیز طراحی و پیاده سازی این رویکرد می باشد. بیشتر روشهای کنترل نشتی که تا به امروز، طراحی و پیاده سازی شده اند، مزایا و معایب مختص خود را دارا می باشند. تاکید این مقاله بر ارزیابی مقایسه ای بهترین رویکردهای منطقی دومینو کنونی به واسطه فینفت (FinFET) می باشد. معیار و بهره نوین واحد SCDNDTDL ۳.۷۷ عمدتاً از منطق SG فینفت است. مشارکت و نوآوری اصلی این مقاله در این موضوع نهفته است که به پژوهشگران کمک می کند تا در راستای گزینش یک روش نسبت به سایر روشها، به یک برداشت فنی وسیعتر برسند.

کلمات کلیدی:

فینفت، اختلاف سطح آستانه ای، هدایت زیرآستانه، ترانزیستور کنترل نشتی (LCT)، حاصلضرب تاخیر توان

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/1544080>

