

عنوان مقاله:

شبیه سازی و طراحی کنترل کننده ی فازی درجه حرارت سیستم های گرمایش و سرمایش استفاده کننده از آب به کمک زبان برنامه نویسی Verilog بر روی تراشه ی قابل برنامه نویسی xa3s400-4pqq208

محل انتشار:

چهارمین کنفرانس مهندسی برق و الکترونیک ایران (سال: 1391)

تعداد صفحات اصل مقاله: 5

نویسندگان:

مصطفی فتح اله پورشوشتری - گروه برق - دانشگاه شهید چمران اهواز

سید سعیداله مرتضوی - گروه برق - دانشگاه شهید چمران اهواز

مقداد محمدی - گروه برق - دانشگاه شهید چمران اهواز

خلاصه مقاله:

در این مقاله، طراحی مناسبی برای کنترل کننده ی درجه حرارت سیستم های گرمایش و سرمایش با استفاده از منطق فازی بر روی تراشه ی قابل برنامه نویسی xa3400-4pqq208 ارائه شده است. این مدل تحت تغییر داماهای مختلفی بررسی شده است. پیاده سازی این کنترل کننده توسط زبان توصیف سخت افزاری Verilog در محیط نرم افزار ISE شرکت Xilinx انجام گرفته است. نتایج حاصله از شبیه سازی، عملکرد مناسب این طراحی را نشان می دهد.

کلمات کلیدی:

کنترل کننده فازی، سیستم سرمایش و گرمایش FPGA, Verilog, FLC

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/164371>

