

عنوان مقاله:

ظراحی و ساخت مدارکنترل دورموتور DC با FPGA

محل انتشار:

پانزدهمین کنفرانس دانشجویی مهندسی برق ایران (سال: 1391)

تعداد صفحات اصل مقاله: 5

نویسندگان:

فرزانه عرب پور - دانشگاه فنی شهیدمهاجر اصفهان

علیرضا نادعلی

داریوش قربانی

خلاصه مقاله:

باتوجه به نیازکارخانجات صنعتی درکنترل دورموتورهای مختلف ac,dc برای فرایندهای تولیدی و صنعتی همیشه نیازافراوان به ساخت و طراحی مداراتی که بتواند دورموتور را درحد دلخواه تنظیم کند وجود داشته که تاکنون تلاشهای زیادی دراین زمینه صورت گرفته و ازروشهای گوناگون درجهت برآورده کردن این هدف استفاده شده است دراین پروژه طراحی مدار به گونه ای انجام شده که با استفاده از میکروپروسسور قدرتمند FPGA به عنوان پردازنده اصلی دوریک موتور dc در محدوده دلخواه کنترل شود برای پروگرام کردن FPGA دراین پروژه از نرم افزار معروف ise استفاده شده و کدنوشته شده برای مدار مذکور به زبان verilog می باشد برای پروگرام کردن FPGA از یک میکروکنترلر AVR atmega 32 استفاده شده که کد آن به زبان c نوشته و پروگرام شده است همچنین ترندهای موثری برای جلوگیری از نویز معرفی و اجرا گردیده است.

کلمات کلیدی:

زبان verilog، کنترل دورموتور، نویزپذیری، FPGA

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/171194>

