

عنوان مقاله:

تحمل پذیری خطا با استفاده از کنترل فیدبک در سیستم های تعبیه شده بلادرنگ

محل انتشار:

دومین کنفرانس ملی مهندسی نرم افزار دانشگاه آزاد لاهیجان (سال: 1391)

تعداد صفحات اصل مقاله: 7

نویسنده:

زینب نوروزپور - گروه کامپیوتر، دانشگاه آزاد اسلامی واحد دزفول، ایران

خلاصه مقاله:

تحمل پذیری خطا یکی از جنبه های مهم سیستم های بلادرنگ است، در سیستم های بلادرنگ، فرآیندها ممکن است به دلایل مختلف دچار خطا شوند. فرآیندهای معیوب ایمنی و کارایی کل سیستم را دچار مشکل میکند و پیامد خطرناکی را به دنبال دارد. در زمان توسعه سیستم تعبیه شده بلادرنگ فراهم کردن ضمانت انجام فرآیندهایی که با محدودیت زمانی مواجه میشوند لازم است. بنابراین الگوریتم های زمانبندی اهمیت زیادی دارند. در این مقاله معماری ORTGA را مرور کرده و سپس برای رفع مشکل این معماری که محاسبه زمان صحیح برای بهبود (RTTR) است، راه حلی را ارائه دادیم.

کلمات کلیدی:

تحمل پذیری خطا، فیدبک، الگوریتم ایستا، ORTGA معماری

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/184905>

