

عنوان مقاله:

A High Performance Dual Stage Face Detection Algorithm Implementation using FPGA Chip and DSP Processor

محل انتشار:

فصلنامه سیستم های اطلاعاتی و مخابرات، دوره 10، شماره 40 (سال: 1400)

تعداد صفحات اصل مقاله: 8

نویسندگان:

M V Ganeswara Rao - *Shri Vishnu Engineering College for Women*

P Ravi Kumar - *Shri Vishnu Engineering College for Women*

T Balaji - *PVP Siddhartha Institute of Technology*

خلاصه مقاله:

کلمات کلیدی:

Face detection

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/1886563>

