

## عنوان مقاله:

ارائه یک مدل برای مقابله باتهاجم تحلیل توان مصرفی در کارت های هوشمند

## محل انتشار:

اولین همایش ملی رویکردهای نوین در مهندسی کامپیوتر و بازیابی اطلاعات (سال: 1392)

تعداد صفحات اصل مقاله: 7

## نویسندگان:

سیدمهدی دادگر - عضو هیئت علمی دانشگاه آزاد اسلامی واحد رودهن

سمیه فرهنگ ادیب - کارشناسی ارشد فناوری اطلاعات

محمد رضا صالح نمدی - عضو هیئت علمی دانشگاه آزاد اسلامی واحد تهران جنوب

## خلاصه مقاله:

دردنیای امروزه کمتر کسی وجود دارد که از کارت هوشمند استفاده نکند طیف وسیعی از انواع کاربرد آن لزوم بررسی درمورد آنها را دوچندان می کند از مهمترین ابعاد بررسی این کارت ها بحث بررسی امنیت و در نتیجه قابلیت اطمینان به آنها می باشد که مصرف کننده آن آنرا ذاتا وسیله ای امن بداند مادراین مقاله نخست به بررسی امنیت کارتهای هوشمند از منظر تهاجمات موجود بر روی آنها پرداخته ایم یکی از مهمترین این تهاجمات تحلیل تفاضلی توان نام دارد که در آن مهاجم از روی میزان توان مصرفی کارت در تعداد دفعات و مقایسه آنها بایکدیگر و تجزیه و تحلیل کردن نتایج داده مورد نظر را حدس می زند در این مقالهها استفاده از آی سی برنامه پذیر fpga و پیاده سازی یک شبکه ارتباطی بر روی این چیپ راهکاری ارایه شده که هر بار داده ای حتی یک داده ثابت در داخل کارت مورد پردازش قرار بگیرد توان مصرفی با عبور از یکی از مسیرهای شبکه متفاوت نسبتبه حالت قبل گردد لذا شخص مهاجم هیچ گونه تجزیه و تحلیلی روی آن نمی تواند انجام دهد در نهایت این راهکار راباروشهای قبلی مقایسه شده است

## کلمات کلیدی:

امنیت، تحلیل تفاضلی توان/کارت هوشمند/Interconnection Networks, FPGA

## لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/225443>

