

عنوان مقاله:

دستورالعمل طراحی DRFM خطیب مثل ربودن همزمان دروازه سرعت و فاصله

محل انتشار:

اولین کنفرانس ملی مهندسی برق اصفهان (سال: 1391)

تعداد صفحات اصل مقاله: 5

نویسندگان:

جواد نوری پور - دانشگاه آزاد اسلامی واحد شهر مجلسی

نوید رزمجوی - دانشگاه آزاد اسلامی واحد شهر مجلسی - باشگاه پژوهشگران جوان

محسن عشوریان - عضو هیئت علمی گروه برق دانشگاه آزاد اسلامی واحد شهر مجلسی

بهروز صادقی - دانشگاه آزاد اعزامی واحد شهر مجلسی - باشگاه پژوهشگران جوان

خلاصه مقاله:

در این مقاله ما یک حافظه فرکانس رادیویی دیجیتالی DRFM خطی را به منظور نمودن همزمان دروازه فاصله و سرعت طراحی می‌کنیم. به منظور ارزیابی سیستم، طیف سیگنال خروجی را مورد بررسی قرار می‌دهیم. بهینه بودن عملکرد سیستم باعث می‌شود تا تیم سیگنال خروجی آن دارای دو ویژگی برجسته باشد. اولین چه شیفته فرکانس مرکزی از فرکانس مرکزی سیگنال ورودی کوچک‌تر و قابل اندازه‌گیری پرستو. دوم حضور هارمونیک‌هایی با دامنه کوچک‌تر که در اطراف فرکانس مرکزی شیست داد قرار دارند که با توجه به بلوک طراحی شده ما به وضوح آن را مشاهده می‌کنیم. عامل اصلی این ویژگی‌های طیفی، ماهیت گسسته DRFM است. ما در این مقاله مذکور اختلال مناسب DRFM را به صورت تابعی از رادار و پارامترهای DRFM طراحی کردیم که مقدار شیفته فرکانس مرکزی و موقعیت هارمونیک‌ها نشان دهنده این است که DRFM ما را از طراحی خوبی برخوردار است. این باعث می‌شود که مهندسان جنگ الکترونیک و رادار عملکرد سیستم را مورد ارزیابی قرار دهند.

کلمات کلیدی:

VGP، RGP، VRGP، DRFM

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/236954>

