

عنوان مقاله:

بهبود منطق سه ارزشی برای محاسبات سیستم های ولتاژ پایین و کم توان

محل انتشار:

دومین کنفرانس ملی توسعه کاربردهای صنعتی اطلاعات، ارتباطات و محاسبات (سال: 1392)

تعداد صفحات اصل مقاله: 8

نویسندگان:

رقیه پورعباسعلی - سازمان نظام مهندسی ساختمان استان آذربایجان شرقی

بهرام چاوشی - سازمان نظام مهندسی ساختمان استان آذربایجان شرقی

رضا پورعباسعلی - سازمان نظام مهندسی ساختمان استان آذربایجان شرقی

خلاصه مقاله:

در این مقاله معکوس کننده های کم توان منطق سه ارزشی که مبنی بر ولتاژهای آستانه چند گانه هستند، معرفی می شود. همچنین از این معکوس کننده برای طراحی گیت های چندارزشی از جمله گیت های NAND، OR و دیکدر سه ارزشی استفاده شده است طراحی این مدارها با تکنولوژی CMOS استاندارد انجام شده است و کارایی و صحت مدار پیشنهادی توسط نرم افزار بررسی می شود. برتری مدار ارایه شده در این مقاله در مقایسه با طراحی های دیگر، در کاهش توان مصرفی و مساحت اشغالی آن می باشد که آن را برای کاربرد در مدارهای کم توان مناسب می سازد.

کلمات کلیدی:

منطق سه ارزشی، مدارهای کم توان

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/241350>

