

عنوان مقاله:

الگوریتم مسیریابی Fault-on-Neighbor و مقایسه آن با الگوریتم های OE،XY، DYAD در شبکه های روی تراشه

محل انتشار:

همایش ملی مهندسی کامپیوتر و فناوری اطلاعات (سال: 1392)

تعداد صفحات اصل مقاله: 6

نویسندگان:

مرضیه برجویی - موسسه آموزش عالی جهاد دانشگاهی خوزستان

سمیرا غیبی پور - موسسه آموزش عالی جهاد دانشگاهی خوزستان

ابراهیم بهروزیان نژاد - دانشگاه آزاد اسلامی واحد شوشتر، گروه کامپیوتر، شوشتر

خلاصه مقاله:

از آنجایی که بهینگی در مصرف توان یکی از نگرانی های طراحی شبکه روی تراشه (NOC) است، NOC یک نمونه ای را طراحی می کند که ارتباطات Packet-Switch به صورت یک راه حل محتمل برای پردازنده های SOC به کار گرفته است؛ به طوری که معیارهای تکنولوژی CMOS تحت دامنه NanoScale، روی قابلیت اطمینان NOC تأثیر می گذارد. یک راه حل ممکن برای طراحی یک NOC قابل اطمینان، ایجاد الگوریتم مسیریابی تحمل پذیر خطا (Fault-tolerant) است. اکنون در این مقاله پس از بررسی سه الگوریتم مسیریابی پایه به نام های OE، XY و DYAD، یکی الگوریتم مسیریابی انکساری آگاهی گره مجاور بر خطا (FON) در NOC معرفی می کنیم که در آن تصمیم مسیریابی در سوئیچ، براساس لینک حالت گره مجاور در دو گام، برای اجتناب از لینک های خطا، تغییر می کند و در نهایت الگوریتم های مسیریابی مطرح شده در مقاله را ارزیابی خواهیم کرد.

کلمات کلیدی:

XY OE NOC FON Fault-tolerant

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/254274>

