

عنوان مقاله:

افزایش حاشیه پایداری ولتاژ سیستم قدرت با جایابی UPFC به کمک ضریب بارگذاری

محل انتشار:

اولین همایش ملی مهندسی برق ایران (سال: 1392)

تعداد صفحات اصل مقاله: 8

نویسندگان:

علی اکبر مطیع بیرجندی - دانشگاه شهید رجایی تهران

داود فاتح - دانشگاه شهید رجایی تهران

خلاصه مقاله:

کنترل کننده یکپارچه توان (UPFC) توانایی افزایش حاشیه پایداری ولتاژ سیستم قدرت را داراست. اما عملکرد مناسب این تجهیز، به جایابی آن وابسته است. در این تحقیق جایابی UPFC و تاثیر آن در افزایش حاشیه پایداری ولتاژ ارائه شده است. بدین منظور، از ضریب بارگذاری سیستم قدرت برای جایابی UPFC استفاده شده و نتایج تاثیر UPFC به وسیله رسم پروفیل ولتاژ نشان داده شده است. روش ارائه شده بر روی سیستم های IEEE30- IEEE5-BUS به کار گرفته شده که نتایج حاکی از تاثیر بسیار قابل توجه UPFC در افزایش حاشیه پایداری ولتاژ این دو سیستم می باشد.

کلمات کلیدی:

سیستم قدرت، جایابی UPFC، ضریب بارگذاری، حاشیه پایداری ولتاژ

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/268688>

