

عنوان مقاله:

طراحی یک جمع کننده بسیار سریع با استفاده از ترانزیستورهای اثر میدانی کربن نانولوله

محل انتشار:

اولین همایش منطقه ای فناوری اطلاعات برق پلایش (سال: 1393)

تعداد صفحات اصل مقاله: 6

نویسندگان:

امیر شامان پور - گروه مهندسی کامپیوتر دانشگاه آزاد اسلامی واحد گچساران

نعیم ایروانی - گروه فناوری اطلاعات مرکز علمی کا ربردی گچساران

صابر اسدی چهار راه کشین - گروه کامپیوتر اداره آموزش و پرورش گچساران

مهر افروز محمدی کشکولی - گروه فناوری اطلاعات مرکز علمی کا ربردی گچساران

خلاصه مقاله:

ما در این مقاله یک تمام جمع کننده نانو لوله ای که دارای سرعت بالایی می باشد را طراحی کرده ایم. برای طراحی این تمام جمع کننده ما از 10 ترانزیستور برای خروجی Sum و 9 ترانزیستور برای خروجی Carry استفاده کرده ایم. این مدار پیشنهادی به دلیل استفاده از ترانزیستورهای CNTFET دارای سرعت بسیار خوب و توان مصرفی بسیار مناسب می باشد.

کلمات کلیدی:

تمام جمع کننده ، ترانزیستورهای کربن نانو لوله ، نانو تکنولوژی، CNFET، CMOS

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/285110>

