

عنوان مقاله:

طراحی یک جمع کننده فوق العاده سریع با استفاده از ساختار گیت NOT و ترانزیستورهای CNTFET

محل انتشار:

اولین همایش منطقه ای فناوری اطلاعات برق پلایش (سال: 1393)

تعداد صفحات اصل مقاله: 9

نویسندگان:

امیر شامان پور - گروه مهندسی کامپیوتر دانشگاه آزاد اسلامی واحد گچساران

رضا جلیلی - گروه کامپیوتر و فناوری اطلاعات مرکز علمی کاربردی گچساران

راضیه صالحیان - گروه فناوری اطلاعات مرکز علمی کاربردی گچساران

صفر کاویانی - گروه فناوری اطلاعات مرکز علمی کاربردی گچساران

خلاصه مقاله:

در این مقاله یک مدار پیشنهادی جدید با کارایی بالا بر مبنای گیت های پایه and ، or که برای خروجی carry گیت های xnorg، or برای خروجی sum که باین گیت ها موفق به طراحی جدید جمع کننده جدید ارائه می دهیم . این مدار پیشنهادی بر پایه فناوری نانو لوی کربنی پیاده سازی شده است . نتایج شبیه سازی نشان داده است طرح پیشنهادی ما از لحاظ سرعت توان مصرفی و pdp از کارایی بهتری برخوردار است.

کلمات کلیدی:

ترانزیستورهای سیلیکونی، cntfet ، mosfet کربن نانولوله ، سلول تمام جمع کننده با ترانزیستور های کربن نانولوله

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/285114>

