

عنوان مقاله:

رله دیستانس با الگوریتم جدید تشخیص SIR برای کاهش اثر گذاری CVT

محل انتشار:

بیست و دومین کنفرانس بین المللی برق (سال: 1386)

تعداد صفحات اصل مقاله: 8

نویسندگان:

حمزه روغنیان جهرمی - شرکت برق منطقه ای فارس دانشگاه علم و صنعت ایران

سیدمحمد شهرتاش - دانشگاه علم و صنعت ایران

خلاصه مقاله:

حالت های گذرای CVT 1 می توانند باعث افزایش و کاهش برد رله دیستانس شوند . در شبکه های با 2 SIR نسبت امپدانس منبع به امپدانس خط (زیاد ، اثر حالت های گذرا شدیدتر می باشد . در این مقاله ، یک روش جدید برای کاهش تاثیر گذرای CVT بر مبنای تشخیص SIR معرفی می شود که باعث قطع سریع تر رله دیستانس می گردد . در این الگوریتم یک تابع کاهش برد بر حسب SIR به راکتانس دیده شده اعمال می گردد که در نتیجه آن در SIR های زیاد بیش از 40 میلی ثانیه رله سریع تر عمل می نماید .

کلمات کلیدی:

رله دیستانس، ترانسفورماتور ولتاژ خازنی، گذرای CVT ، تشخیص SIR

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/31544>

