

## عنوان مقاله:

قابلیت اطمینان در برابر خرابی برای الگوریتم مسیریابی انطباقی در شبکه بر روی تراشه سه بعدی

## محل انتشار:

اولین کنفرانس الکترونیکی بین المللی کنترل، مدارهای الکتریکی، ارتباطات و شبکه های هوشمند (سال: 1393)

تعداد صفحات اصل مقاله: 6

## نویسندگان:

محمدرضا میرزائی - دانشگاه آزاد اسلامی واحد قزوین، دانشکده مهندسی کامپیوتر و فناوری اطلاعات، قزوین، ایران

اسماعیل زینالی - دانشگاه آزاد اسلامی واحد قزوین، عضو هیات گروه علمی مهندسی کامپیوتر، قزوین، ایران

## خلاصه مقاله:

امروزه با پیشرفت علم و فن آوری در کوچک شدن اندازه ساخت تراشه ها در حد زیر میکرون، مطالعات زیادی در زمینه شبکه های بر روی تراشه که زیرساخت ارتباطی سیستم های بر روی تراشه می باشند صورت پذیرفته است. لذا بررسی روش های افزایش قابلیت اطمینان در برابر خرابی در شبکه های بر روی تراشه از اهمیت زیادی پیدا کرده است. در این مقاله، الگوریتم مسیریابی شبکه بر روی تراشه سه بعدی انطباقی شایعه ای فاقد بن بست و سردرگمی جهت شبکه های بر روی تراشه با همبندی مش سه بعدی پیشنهاد شده است. الگوریتم مسیریابی پیشنهاد شده در این مقاله توسط شبیه ساز نیرگام پیاده سازی و ارزیابی گردیده است.

## کلمات کلیدی:

شبکه بر روی تراشه سه بعدی، الگوریتم مسیریابی انطباقی، شبیه ساز نیرگام، روتر

## لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/342861>

