

## عنوان مقاله:

طراحی و شبیه سازی یک مدار پیش تقویت کننده ولتاژ پایین- توان پایین برای استفاده در بلوک دیاگرام سمعک

## محل انتشار:

ششمین کنفرانس مهندسی برق و الکترونیک ایران (سال: 1393)

تعداد صفحات اصل مقاله: 5

## نویسندگان:

مسعود اختیاری - دانشکده سما دانشگاه آزاد اسلامی واحد کرمانشاه

سلیمان شیرزادی - دانشکده سما دانشگاه آزاد اسلامی واحد کرمانشاه

## خلاصه مقاله:

در این مقاله به طراحی در زمینه تقویت کنندگی عملیاتی مدار مجتمع آنالوگ در شرایط توان پایین- ولتاژ پایین در حوزه تجهیزات پزشکی بالاخص سمعک پرداخته شده است. با توجه به اهمیت طراحی هایی که به موجودیت توان مصرفی و نویز و همچنین منبع تغذیه پایین که در نهایت باعث بالا رفتن کیفیت و بهینه سازی مصرف می شود یک پیش تقویت کننده تفاضلی ولتاژ پایین- توان پایین با ترانزیستورهای CMOS، تکنولوژی 0.18um و با منبع تغذیه 0.9 v که کاربرد قرارگرفتن در بلوک دیاگرام سمعک را دارا می باشد، طراحی شده است. در این طراحی بهره مدار 28db توان مصرفی 250nw و نویز 500nv,hz را دارا می باشد.

## کلمات کلیدی:

low noise, low power, low voltage

## لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/384083>

