

عنوان مقاله:

مدار مبدل سطح منطقی باتوان مصرفی پایین CMOS

محل انتشار:

کنفرانس ملی فن آوری، انرژی و داده با رویکرد مهندسی برق و کامپیوتر (سال: 1394)

تعداد صفحات اصل مقاله: 5

نویسندگان:

مهدی صفاری - دانشگاه شهیدبهشتی

علیرضا حسن زاده - دانشکده برق دانشگاه شهیدبهشتی

خلاصه مقاله:

در این مقاله یک مدار مبدل سطح با سرعت بالا تو توان مصرفی پایین ارائه شده اس . از ویژگی های این مدار کاهش جریان اتصال کوتاه است . چرا که این جریان باعث می شود تا سرعت کاهش و توان مصرفی افزایش یابد . همچنین سادگی عملکرد این مدار از دیگر ویژگی های آن می باشد . سرعت و انرژی مصرفی این مدار با دیگر مبدلهای سطح ولتاژ LC ها مقایسه شده است . که LC مورد نظر از لحاظ کارایی در شرایط بسیار بهتری نسبت به دیگر LC ها دارد شبیه سازی ها در محیط Cadence 5.14.1 و برای تبدیل ولتاژ مابین تغذیه های $VDDL = 1/8V$ و $VDDH = 2/1V$ انجام شده اند تکنولوژی مورد استفاده تکنولوژی CMOS180 nm است

کلمات کلیدی:

مبدل سطح ولتاژ، چند منبع تغذیه، DCVSL، توان پایین

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/396124>

