

عنوان مقاله:

پیاده سازی روش جلوگیری از ایجاد جریان های نشتی در خازن مدار

محل انتشار:

دومین کنگره سراسری فناوریهای نوین ایران با هدف دستیابی به توسعه پایدار (سال: 1394)

تعداد صفحات اصل مقاله: 7

نویسندگان:

عشرت جهان بین - مدرس دانشگاه آزاد اسلامی واحد جیرفت

عباس یزدی نژاد - دانشجوی کارشناسی ارشد دانشکده مهندسی کامپیوتر دانشگاه اصفهان

خلاصه مقاله:

در این مقاله در ابتدا به بررسی اجمالی چند روش برای جلوگیری از ایجاد جریان های نشتی می پردازیم تا به مورد بحث یعنی SCCMO ها برسیم و پس از بررسی آن نحوه کاربرد آن را در switch capacitor ها بررسی کرده و مدل جدیدی را بر اساس SCCMOS ها ارائه می دهیم و نحوه کارکرد آن را توضیح داده و در نهایت مدل جدیدی را برای نوعی ADC به نام sigma delta modulator بررسی کرده و در نهایت آن را با مدل قبلی خود مقایسه خواهیم نمود. علل اصلی بحث آن است که با توجه به آن که تمام این کارکردها برای کاهش مقدار V_{th} می باشد که این امر جهت افزایش مقدار سرعت در مدارات پر تراکم بوده و هم چنین از ملاک و میزان افزایش کارکرد در مدارات پر تراکم آینده می باشد. لذا در جهت استفاده از آن خواهیم بود که در ادامه بحث دلایل آن را به طور کامل بیان می نماییم.

کلمات کلیدی:

ولتاژ آستانه ، SCCMOS ، An Issue on Conventional SC ، جریان نشتی ، ترانزیستور ماسفت

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/399616>

