

عنوان مقاله:

یک گیت XOR دووردی با سرعت بالا و توان مصرفی پایین براساس منطق مدجریان

محل انتشار:

کنفرانس بین المللی یافته های نوین پژوهشی در مهندسی برق و علوم کامپیوتر (سال: 1394)

تعداد صفحات اصل مقاله: 14

نویسندگان:

ابوالفضل زرگری - دانشگاه آزاد اسلامی واحد نجف آباد

مهدی دولتشاهی - دانشگاه آزاد اسلامی واحد نجف آباد

خلاصه مقاله:

در این مقاله یک گیت XOR دووردی براساس منطق مدارات مدجریان پیشنهاد شده است همچنین یک روش بهینه سازی خودکار برای تنظیم ابعاد ترانزیستورها نیز ارائه شده است این روش بهینه سازی براساس الگوریتم PSO استفاده از نرم افزارهای HSPICE MATLAB بطور همزمان میباشد برای همه شبیه سازی ها تکنولوژی 0.18 μm و سه استراتژی شامل استراتژی توان مصرفی پایین سرعت بالا و پایین بودن ضرب توان در تاخیر در نظر گرفته شده است

کلمات کلیدی:

مدارات مدجریان ، گیت XOR دووردی ، PSO ، HSPICE

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/404528>

