

عنوان مقاله:

تشخیص نقص در مدارهای آنالوگ با شبکه عصبی مصنوعی

محل انتشار:

اولین کنفرانس ملی صنعت، دانشجو و توسعه پایدار (سال: 1386)

تعداد صفحات اصل مقاله: 8

نویسنده:

یوسف رستمزاده - دانشگاه علم و صنعت ایران، دانشکده برق

خلاصه مقاله:

در روش هایی که امروزه برای تست اتوماتیک شبکه های دیجیتال به کار می روند، پاسخ بورد معیوب با یکسری از پاسخ هایی که قبلاً بر روی تجهیزات تست اتوماتیک ذخیره شده اند، مقایسه شده و با توجه به میزان شباهت به هریک از آنها، خطای رخ داده شده تشخیص داده می شود. تکنیک های مشابه نیز برای تعیین مکان خطا در شبکه های آنالوگ توسعه داده شده است. این تکنیک ها بر مبنای روشهای شناسایی، الگو پایه گذاری شده اند. در این مقاله نتایج پرسپترون چند لایه برای تشخیص نقص یک فیلتر میان گذر مورد بررسی قرار می گیرد.

کلمات کلیدی:

پرسپترون چند لایه، تشخیص نقص

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/41589>

