

عنوان مقاله:

طراحی تراشه یک Range-Finder با استفاده از روش Line-Stripe در تکنولوژی CMOS

محل انتشار:

سیزدهمین کنفرانس مهندسی برق ایران (سال: 1384)

تعداد صفحات اصل مقاله: 6

نویسندگان:

علیرضا صابرقاری - دانشگاه علم و صنعت ایران، دانشکده مهندسی برق

شهریار برادران شکوهی - دانشگاه علم و صنعت ایران، دانشکده مهندسی برق

علی صدر - دانشگاه علم و صنعت ایران، دانشکده مهندسی برق

خلاصه مقاله:

در این مقاله روش طراحی یک تراشه تصویر CMOS برای دریافت اطلاعات فاصله با تکنولوژی CMOS um 0/35 و تغذیه 5V ارائه گردیده است. این سیستم می تواند اطلاعات رنج یا فاصله را بدون نیاز به حرکات مکانیکی آشکار کند و در عین حال تمام پردازش سیگنال در داخل تراشه انجام پذیرد. در این طراحی، سنسورهای تصویر و پردازشگرهای Mixed-Signal در تراشه مجتمع شده اند. واحد دریافت کننده نوری ورودی شامل 18 خط 16 پیکسلی است و طراحی بر مبنای اندازه گیری فاصله 1.5 تا 10 متر در 18 مقیاس انجام گردیده است

کلمات کلیدی:

Mixed-Mode VLSI, Range-Finder CMOS Technology, Structured Light

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/41879>

