

## عنوان مقاله:

مدولاتور دلتا - سیگما با توان مصرفی و پراکنندگی ضرایب کم برای گیرنده دو استاندارد GSM/UMTS

## محل انتشار:

سیزدهمین کنفرانس مهندسی برق ایران (سال: 1384)

تعداد صفحات اصل مقاله: 6

## نویسندگان:

علی ذهبی - دانشگاه تهران

امید شعاعی - دانشگاه تهران

یارالله کولیوند - دانشگاه تهران

پرویز جبه دار مارالانی - دانشگاه تهران

## خلاصه مقاله:

این مقاله به پیاده سازی سیستمی و مداری مبدل آنالوگ به دیجیتال برای گیرنده دو استاندارد GSM/UMTS به کمک HSPICE در تکنولوژی (V, Analog) 1/8CMOS اختصاص دارد. مدولاتور دلتا - سیگمای پایین گذر طراحی شده، از نوع سویچ شونده خازنی با ساختار دو کوانتایزر با مرتبه های 2 (3) و نسبت اضافه نمونه برداری 80 (8) برای استانداردهای UMTS (GSM) دارای بازه پویایی 89dB (60dB) ، ضریب اضافه باری (-) 0/2dBFS - 0/5Dbfs و توان مصرفی (2mW) 5mW می باشد.

## کلمات کلیدی:

سیگنال بازدارنده ، کوانتایزر دو گانه ، نقطه جدادگی ، ضریب اضافه برداری

## لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/41911>

