

عنوان مقاله:

طراحی بهینه درخت والاس در بلوک DF توسط الگوریتم ژنتیک

محل انتشار:

سیزدهمین کنفرانس مهندسی برق ایران (سال: 1384)

تعداد صفحات اصل مقاله: 5

نویسندگان:

بهروز افضل - آزمایشگاه نانوسیستم های توان پائین سرعت بالا، گروه مهندسی برق و کامپی

علی افضلی کوشا - آزمایشگاه نانوسیستم های توان پائین سرعت بالا، گروه مهندسی برق و کامپی

خلاصه مقاله:

در این مقاله با کمک الگوریتم ژنتیک چگونگی جمع بیتها در بلوک مورد نیاز روش DF در FIR به گونه ای اصلاح و تعیین شده است که به صورت خودکار تاخیر سیستم بخ حداقل ممکن کاهش یابد. طراحی فوق منجر به شبیه سازی سیستمی با تاخیر 2ns شد. پیاده سازی الگوریتم توسط برنامه MATLAB و پیاده سازی مداری بلوکها و بدست آوردن تاخیر، توسط HSPICE انجام شده است. از ساختار Static CMOS در طراحی استفاده شده است. نتایج برای تکنولوژی 0/18u بدست آمده است.

کلمات کلیدی:

الگوریتم ژنتیک ، درخت والاس ، فیلتر FIR ، بلوک DF

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/42085>

