

## عنوان مقاله:

طراحی و شبیه سازی یک مقایسه کننده با توان مصرفی پایین و سرعت بالا

## محل انتشار:

همایش یافته های نوین در هوافضا و علوم وابسته (سال: 1394)

تعداد صفحات اصل مقاله: 5

## نویسندگان:

حمیده یوسفی - گروه الکترونیک، موسسه آموزش عالی جهاددانشگاهی استان اصفهان

مهدی دولتشاهی - استادیار دانشکده مهندسی برق، دانشگاه آزاد اسلامی واحد نجف آباد

## خلاصه مقاله:

این مقاله یک مقایسه کنند و با سرعت عملکرد بالا و ورودی ریل تو ریل مناسب برای کاربردهای با ولتاژ کم و توان مصرفی پایین مانند مدارهای قابل پیاده سازی در کاربردهای پزشکی و مبدل های آنالوگ به دیجیتال ارائه داده است. در این مدار از ترانزیستورهای PMOS برای ورودی مقایسه کننده استفاده شده است. شبیه سازی در تکنولوژی CMOS،  $0.18\mu\text{m}$  و با منبع ولتاژ 0.5V پیاده سازی شده است. زمان تأخیر انتشار این مقایسه کننده 24.8ns و توان مصرفی 8nW در فرکانس کلاک 2.5MHz می باشد.

## کلمات کلیدی:

توان مصرفی پائین، سرعت بالا، مقایسه کننده

## لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/441380>

