

عنوان مقاله:

الگوریتم وفقی تکپخشی و چندپخشی تحملپذیر خرابی در شبکه روی تراشه

محل انتشار:

کنفرانس بین المللی پژوهش در علوم و تکنولوژی (سال: 1394)

تعداد صفحات اصل مقاله: 7

نویسنده:

مژگان عیوض زاده کلجاهی - دانشگاه آزاد اسلامی واحد تبریز

خلاصه مقاله:

با پیشرفت سریع فناوری نیمههادی، امکان قراردادن شمار بالایی از هسته‌های پردازشی روی یک تراشه فراهم شده است. روشهای کنونی ارتباط دهنده مولفههای روی تراشه از جمله روش گذرگاه، به عنوان یک گلوگاه اصلی در مقیاسپذیری سیستمهای روی تراشه به حساب می‌آیند. کاستیهای روشهای موجود، طراحان VLSI را بران داشته است تا با بهره گرفتن از مفاهیم و اندیشه های معماری موازی و شبکه‌های کامپیوتری، یک معماری ارتباطی بهینه برای سیستمهای روی تراشه با عنوان شبکه روی تراشه ارائه نمایند. یکی از مسائل موثر بر پارامترهای ارزیابی شبکههای روی تراشه چگونگی مسیریابی بستهها در شبکههاست. در این مقاله الگوریتم مسیریابی وفقی تحملپذیر خرابی برای هر دو ترافیک تکپخشی و چندپخشی ارائه شده است که در مقایسه با الگوریتم مسیریابی تکپخشی و چندپخشی قابلیت اطمینان بالاتری دارد و می تواند در صورت وجود خرابی در لینکها مسیر مناسب را انتخاب و بسته را مقصد ارسال کند و نتایج شبیه سازی نشان میدهد که این الگوریتم مصرف انرژی و میانگین تاخیری کمتری نسبت به الگوریتم های تکپخشی و چند پخشی دارد

کلمات کلیدی:

شبکه روی تراشه، الگوریتم مسیریابی وفقی، تحملپذیری خرابی، تکپخشی، چند پخشی

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/446411>

