

عنوان مقاله:

طراحی جم عکننده با انتشار معکوس رقم نقلی در مد ولتاژ

محل انتشار:

دوازدهمین کنفرانس سالانه انجمن کامپیوتر ایران (سال: 1385)

تعداد صفحات اصل مقاله: 7

نویسندگان:

کیوان ناوی - دانشکده مهندسی برق و کامپیوتر، دانشگاه شهید بهشتی

سعید گرگین - دانشکده مهندسی برق و کامپیوتر، دانشگاه شهید بهشتی

خلاصه مقاله:

در جمع چند عملون دی و ضرب کننده ها که تعداد عملیات جمع زیاد است مسئله انتشار رقم نقلی مشکل ساز بوده و در پردازشهای سریع مقدار تاخیر آن چشم گیر م یباشد. در چنین وسایلی با استفاده از کمپرسورها عملوندها را فشرده نموده و بعد از رسیدن به دو عملوند جمع با انتشار رقم نقلی را انجام می دهند. در این مقاله به منظور استفاده از وس ایل قابل پیکربندی مجدد - که امروزه در د نیای کامپیوتر بسیار مطرح م ی باشن د- ی ک جم عکننده در مد ولتاژ ارائه م یگردد که برخلاف جمع کنند ههای متعارف انتشار رقم نقلی از جهت ارقام بزرگ تر به سمت ارقام کوچک تر می باشد. الگوریتم ارائه شده در مقایسه با س ایر روش های غیرالگوریتمی برر سی شده دارا ی تا خیر کم ت ری م ی باش د. همچنین در مقایسه با جمع کننده های متعارف در جمع نهایی از سادگی بیشتری برخوردار است

کلمات کلیدی:

جمع چند عملوندی، انتشار معکوس رقم نقلی، جمع کننده های متعارف، مد ولتاژ

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/44699>

