

عنوان مقاله:

معرفی باس I 2 C و جایگاه آن در طراحی سیستم های دیجیتال

محل انتشار:

هشتمین کنفرانس دانشجویی مهندسی برق (سال: 1384)

تعداد صفحات اصل مقاله: 9

نویسنده:

علی اکبر مصدق عنبران - موسسه آموزش عالی سجاد مشهد

خلاصه مقاله:

هدف اصلی از این مقاله معرفی و بررسی ویژه گی های پروتکل یک باس سریال به نام I 2 C است ، که امکان پیاده سازی سیستمهای دیجیتالی و ارتباط بین آنها را با استفاده از فقط یک باس دو خطی فراهم می کند . این باس دارای امتیازات منحصر به فردی است که ان را از سایر باس های مشابه متمایز میکند که در این مقاله به ان اشاره خواهد شد . هم اکنون این پروتکل برای تبادل اطلاعات بین Device های کنترلی هوشمند از جمله میکروکنترلرها و یا مدارات چند منظوره ای از جمله راه انداز های LCD، حافظه ها، پورت های ، حافظه ها، پورت های متحرک و مدارات کاربرد گرایبی از جمله مدارات قابل تنظیم دیجیتالی و پردازش سیگنال برای سیستم های رادیویی و ویدئویی به کار می رود

کلمات کلیدی:

I 2 C , Clock Synchronization , Arbitration , Start Byte , HS-Device

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/47285>

