

عنوان مقاله:

پیاده سازی فشرده ساز سیگنال گفتار در نرخ 1200 بیت در ثانیه بر مبنای MELP

محل انتشار:

شانزدهمین کنفرانس مهندسی برق ایران (سال: 1387)

تعداد صفحات اصل مقاله: 6

نویسندگان:

یوسف پورابراهیم - پژوهشگاه الکترونیک و مخابرات نصر

حسین صامتی - دانشگاه صنعتی شریف

حسن زکی پور - دانشگاه علم و صنعت

خلاصه مقاله:

با توجه به گسترش ارتباطات راقومی و اهمیت استفاده بهینه از پهنای باند، مساله کاهش نرخ بیت صدای انتقالی همراه با حفظ کیفی آن مورد توجه پژوهشگران در زمینه پردازش گفتار بوده و می باشد. در این مقاله روش جدیدی برای پیاده سازی و کداری بر مبنای روش MELP در نرخ 1200bps با معرفی اصلاحاتی در ساختار انکدر و دکدر ارایه شده است. استفاده از 3 باند جهت ایجاد تحریک مختلط، استفاده از هر دو فیلتر بهبود دهنده HASE و HSERNR در دکدر از جمله ویژگی های این طراحی می باشد. یکی دیگر از ویژگی های این طراحی قابلیت کاهش نرخ بیت آن تا حد 900 بیتبر ثانیه می باشد. در نهایت با ارایه تست های ذهنی و عینی نتایج حاصل با دیگر وکدرهای موجود در این نرخ مقایسه شده است. نتایج به دست آمده نشان از کیفیت قابل قبول روش ارایه شده در پیاده سازی این وکدر با نرخ بیت به دست آمده دارد.

کلمات کلیدی:

فیلتر بازساز طیفی، کوانتیزاسیون برداری، وکدر MELP

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/47617>

