

عنوان مقاله:

حفاظت خطوط انتقال در برابر خطای امپدانس بالا با استفاده از رله دیستانس

محل انتشار:

دومین کنفرانس بین المللی مهندسی برق و علوم کامپیوتر (سال: 1394)

تعداد صفحات اصل مقاله: 8

نویسندگان:

جواد رحیمی - دانشجو و دانشگاه آزاد اسلامی واحد ساوه

جواد نیکوکار - استادیار و دانشگاه آزاد اسلامی واحد ساوه

خلاصه مقاله:

هدف از این مقاله مطابق فلوچارت پیشنهادی ارائه روشی جدید برای تشخیص خطای امپدانس بالا بر اساس پردازش سیگنال جریان می باشد که باعث بهبود تشخیص خطا در رله های دیستانس می شود در این روش با خارج کردن المان های DC سیگنال جریان خطا و تحلیل آن توسط رله و با در نظر گرفتن میزان جهش اولیه مقادیر المان های DC در هنگام وقوع خطای امپدانس بالا که وجه تمایز بین خطا و شرایط بار نامی است رله می تواند در شرایط قفل یا عملکرد قرار گیرد در این مقاله یک شبکه نمونه توسط نرم افزار Matlab-Simulink شبیه سازی گردیده است که از مدل قوس N.Zamaneh به صورت تک فاز و سه فاز برای خطوط انتقال فشار قوی استفاده شده است نتایج حاصل وجه تمایز بین شرایط کار عادی خطای امپدانس پایین و امپدانس بالا را نشان می دهد از مزایای این روش می توان به میزان دقت و سرعت در تشخیص خطای امپدانس بالا اشاره نمود

کلمات کلیدی:

حفاظت خطوط انتقال، خطای امپدانس بالا، رله دیستانس، پردازش سیگنال

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/480056>

