

عنوان مقاله:

طراحی و پیاده سازی سیستم طیف گسترده دنباله مستقیم با استفاده از روش ترکیبی جستجوی خطی با اقامت متغیر و موازی توسط FPGA

محل انتشار:

یازدهمین کنفرانس دانشجویی مهندسی برق ایران (سال: 1387)

تعداد صفحات اصل مقاله: 6

نویسندگان:

نقیسه زارعی - دانشگاه صنعتی مالک اشتر تهران

حسن حاجی قاسم - دانشگاه صنعتی مالک اشتر تهران

حجت ... روحی - دانشگاه صنعتی مالک اشتر تهران

خلاصه مقاله:

امروزه با توجه به رشد سریع سیستمهای مخابراتی و افزایش تقاضا برای طیف فرکانس رادیویی ، روش طیف گسترده که باعث استفاده بهینه طیف فرکانسی می گردد ، حائز اهمیت است . گسترش روزافزون این سیستمها از یکسو و امکان پیاده سازی سخت افزارهایی با قابلیت پیکربندی مجدد با ابعاد بسیار کوچک و سرعت بالا از سوی دیگر باعث شبیه سازی و پیاده سازی فرستنده و بخش رهگیری پیام در گیرنده یک سیستم طیف گسترده توسط FPGA گردید . این سیستم قابل مقایسه با سیستمهای طراحی شده تمام دیجیتال طیف گسترده دنباله مستقیم بوده ، از روش ترکیبی جستجوی خطی با انتگرالگیری متغیر و جستجوی موازی استفاده می شود .

کلمات کلیدی:

سیستم طیف گسترده دنباله مستقیم (DSSS) ، سنکرون سازی ، رهگیری (Acquisition) ، (FPGA)

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/48683>

