

عنوان مقاله:

طراحی و پیاده سازی الگوریتم اشکارسازی و ردیابی اهداف لکه ای بصورت بلادرنگ با استفاده از FPGA

محل انتشار:

یازدهمین کنفرانس دانشجویی مهندسی برق ایران (سال: 1387)

تعداد صفحات اصل مقاله: 8

نویسندگان:

نقیسه زارعی - دانشگاه صنعتی مالک اشتر

عبدالرضا سپیانی - دانشگاه تربیت مدرس

خلاصه مقاله:

در سالیان اخیر استفاده از پردازش تصویر در مسایل مربوط به آشکارسازی و ردیابی بسیار رایج بوده است. البته مسیله اشکارسازی بلادرنگ نیز در این میان از حساسیت ویژه ای برخوردار است و این امر با استفاده از سخت افزارهایی با قابلیت پیکربندی مجدد با ابعاد بسیار کوچک و سرعت بالا قابل پیاده سازی است. این تحقیق به طراحی و پیاده سازی الگوریتم ردیابی و اشکارسازی اهداف لکه ای توسط FPGA می پردازد. این سیستم بصورت بلادرنگ عمل کرده، دارای کاربرد عملی می باشد

کلمات کلیدی:

هدف، ردیابی، اشکارسازی، گم شدن هدف

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/48716>

