

عنوان مقاله:

A Low Power, Small Area, 4-bit Flash ADC in 0.18 μ m CMOS Technology Using Memristor

محل انتشار:

اولین کنفرانس بین المللی دستاوردهای نوین پژوهشی در مهندسی برق و کامپیوتر (سال: 1395)

تعداد صفحات اصل مقاله: 5

نویسندگان:

Ebrahim Chegini - Dept. of Electrical Engineering Malek-Ashtar University of Technology Tehran, Iran

Ahmad Afifi - Dept. of Electrical Engineering Malek-Ashtar University of Technology Tehran, Iran

خلاصه مقاله:

This paper presents and evaluates a novel low powersmall-area, 4 GS/s 4-bit Flash Analog to Digital Converter (ADC) composed of CMOS circuits in 180 nmTSMC process, and

کلمات کلیدی:

Flash ADC, memristor, crossbar array, memristive ladder, ENOB, SNDR

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/497491>

